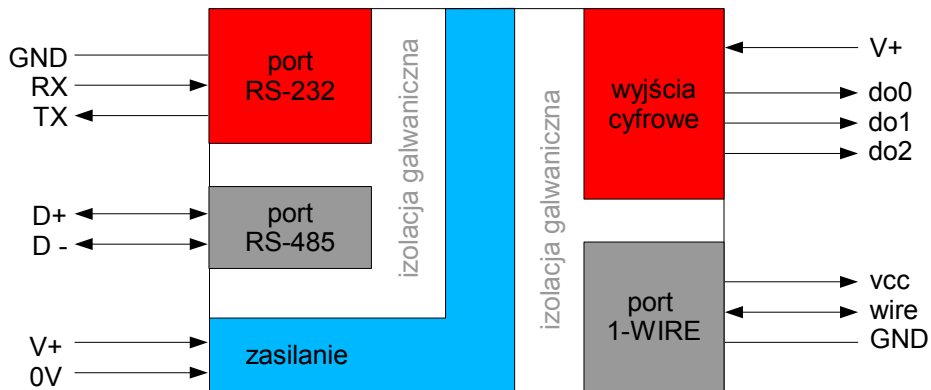


Schemat blokowy modułu WIRE-CHIP H3.1



Przykład podłączenia modułu

